

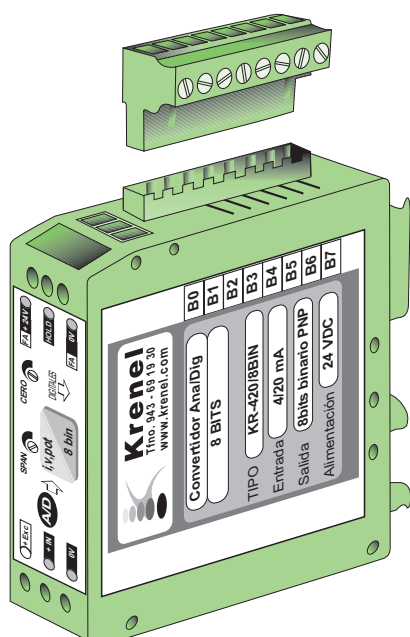
CONVERTIDORES ANALÓGICOS / DIGITALES



DESCRIPCIÓN

Los convertidores Analógicos/Digitales convierten una señal analógica de tensión, corriente o potenciómetro, en una salida digital de 8 bits en código binario.

8 bits



VENTAJAS

- Fáciles conexiones por bornas enchufables por tornillo.
- Ejecución en caja estrecha. Mínimo espacio para rail.
- Salida transistor PNP ó NPN.
- Alta estabilidad y precisión.
- Todos los convertidores son conformes a la directiva de compatibilidad electromagnética CE.
- Resolución hasta 8 bits (256 pts.).

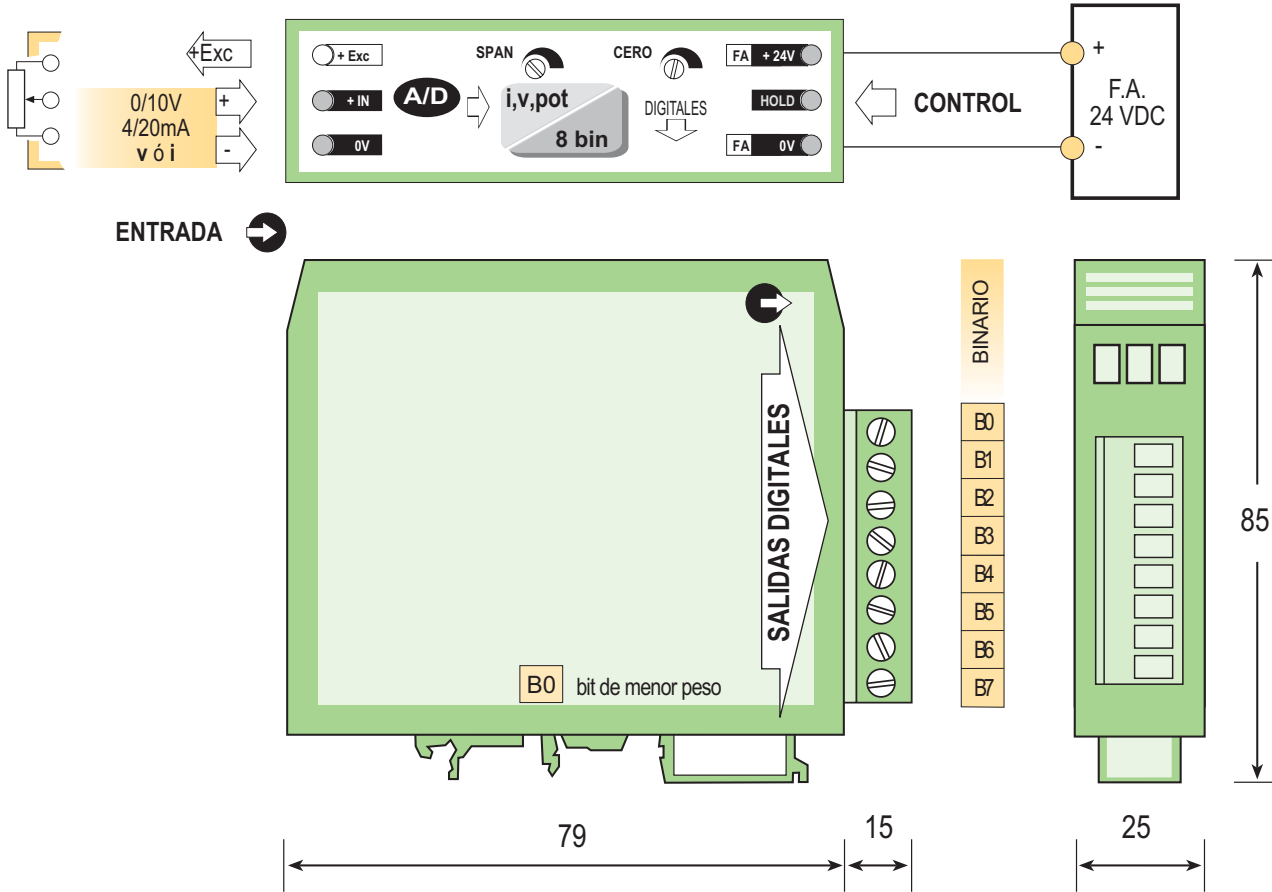
APLICACIONES

- Introducción de señales analógicas a AUTÓMATAS mediante sus entradas digitales.
- Utilización de Potenciómetros, como transductores de posición con salida digital.
- Conversión digital de señales analógicas de temperatura, presión, intensidad alterna, etc.
- Transmisión digital, vía módem o radio, de señales analógicas.

REFERENCIAS

ENTRADA	0/10V	4/20mA	Potenciómetro	v ó i
SALIDA BINARIO	KR-010/8BIN	KR-420/8BIN	KR-POT/8BIN	KR-VI/8BIN

CONEXIONADO Y MEDIDAS (mm)



ENTRADA Analógica

0/10V (v)	(i) 0-4/20mA
100KΩ	100Ω

v
 i
 Potenciómetro > 500 Ω

ENTRADA Control "HOLD"

NIVEL ON (1) ⇒ +24V Retiene el último dato obtenido.
 NIVEL OFF (0) ⇒ 0V Hace conversiones continuas cada 0,2 mseg.

ALIMENTACIÓN

24VDC +/- 20%
 Consumo sin carga: 20mA

PRECISIÓN

Resolución: - Binario **8bits 256ptos.**
 Error de conversión: **+/- 1LSB.**

Características MECÁNICAS

Protección: IP 20
 Cable conexión: ≤ 2,5mm , 12 AWG
 Caja: Poliamida UL94. V2
 Peso: 80 gr.
 Sujeción a raíl: EN 50035, EN 50022
 Conexión salida digital: Bornas enchufables

Datos Generales

Temperatura de trabajo: - 10/+60 °C
 Coeficiente de temperatura: +/- 50 ppm /°C
 Ajuste de SPAN y CERO externos: +/- 5% Multivuelta
 Compatibilidad electromagnética Directiva 89/336/EEC
 Emisión de perturbaciones EN 50081-1
 Resistencia a interferencias EN 50082-1

Para bits 5 6 7 no utilizar los de menor peso

SALIDA Digital

PNP LÓGICA POSITIVA. (1)ON +Vcc ⇒
 Transistores PNP colector abierto. (0)OFF ⇒ 0V

NPN LÓGICA NEGATIVA. (1)ON ⇒ 0V
 Transistores NPN colector abierto. (0)OFF ⇒ +Vcc

Intensidad máxima c/bit: 100mA
 Tensión máxima: 30V
 Tiempo de conversión: 0,2mseg
 Cadencia: 500 convers./seg